

# Rechnergestützter Entwurf (2 0 1)

## Layoutentwurf (2 0 0)

1. **Einführung**
2. **Entwurf von Verdrahtungsträgern: Begriffe und Konzepte**
  - 2.1 Begriffe
  - 2.2 Entwurfsstile
  - 2.3 Entwurfsablauf
3. **Entwurfsschritte**
  - 3.1 Entwurf mittels Hardwarebeschreibungssprachen
  - 3.2 Entwurf mittels Schaltplan
  - 3.3 Layoutentwurf
    - 3.3.1 Floorplanning und Partitionierung
    - 3.3.2 Platzierung
    - 3.3.3 Verdrahtung
    - 3.3.4 Kompaktierung
    - 3.3.5 Besonderheiten des Standardzellen-Layoutentwurfs
    - 3.3.6 Besonderheiten des Leiterplatten-Entwurfs
  - 3.4 Verifikation
    - 3.4.1 Back Annotation
    - 3.4.2 Formale Verifikation
    - 3.4.3 Funktionale Verifikation: Simulation
    - 3.4.4 Geometrische Verifikation
  - 3.5 Layout Post Processing
4. **Bibliotheken**
  - 4.1 Einführung
  - 4.2 Bibliotheken für den IC-Entwurf
  - 4.3 Bibliotheken für den LP-Entwurf
5. **Randbedingungen und Schnittstellen**
  - 5.1 Randbedingungen
  - 5.2 Schaltungsdaten: Netzlisten
  - 5.3 Layoutdaten: Lagen und Polygone
  - 5.4 Datenformate beim Entwurf
6. **Kommerzielle Layout-Entwurfswerkzeuge**

### Literatur

Händschke, J.: Leiterplattendesign. Eugen G. Leuze Verlag, 2006

Jansen, D.: Handbuch der Electronic Design Automation. Hanser Verlag 2001

Online-Dokumentation Altium Designer (Tool-Bestandteil)

Online-Dokumentation Tanner EDA Tools (Tool-Bestandteil)

Folien im Netz: [www.ifte.de/lehre](http://www.ifte.de/lehre) -> Rechnergestützter Entwurf

Benutzername: student      Kennwort: .....